

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日                      2 0 0 3 年 1 1 月 1 0 日  
Date of Application:

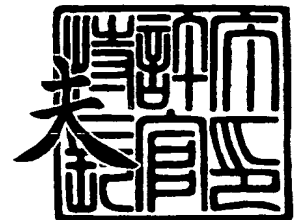
出 願 番 号                      特 願 2 0 0 3 - 3 8 0 0 9 4  
Application Number:  
[ST. 10/C]:                      [ J P 2 0 0 3 - 3 8 0 0 9 4 ]

出      願      人                      セイコーエプソン株式会社  
Applicant(s):

2 0 0 3 年 1 2 月    3 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康



【書類名】 特許願  
【整理番号】 J0104472  
【あて先】 特許庁長官殿  
【国際特許分類】 H01L 41/09  
【発明者】  
    【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内  
    【氏名】 樋口 天光  
【発明者】  
    【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内  
    【氏名】 岩下 節也  
【発明者】  
    【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内  
    【氏名】 宮澤 弘  
【発明者】  
    【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内  
    【氏名】 角 浩二  
【発明者】  
    【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内  
    【氏名】 村井 正己  
【特許出願人】  
    【識別番号】 000002369  
    【氏名又は名称】 セイコーエプソン株式会社  
【代理人】  
    【識別番号】 100079108  
    【弁理士】  
    【氏名又は名称】 稲葉 良幸  
【選任した代理人】  
    【識別番号】 100080953  
    【弁理士】  
    【氏名又は名称】 田中 克郎  
【選任した代理人】  
    【識別番号】 100093861  
    【弁理士】  
    【氏名又は名称】 大賀 眞司  
【先の出願に基づく優先権主張】  
    【出願番号】 特願2002-335628  
    【出願日】 平成14年11月19日  
【手数料の表示】  
    【予納台帳番号】 011903  
    【納付金額】 21,000円  
【提出物件の目録】  
    【物件名】 特許請求の範囲 1  
    【物件名】 明細書 1  
    【物件名】 図面 1  
    【物件名】 要約書 1  
    【包括委任状番号】 9808570

**【書類名】 特許請求の範囲****【請求項 1】**

基板の上に下部電極を形成し、前記下部電極上にイオンビームアシスト法で圧電体膜を形成し、前記圧電体膜上に上部電極を形成する、圧電体デバイスの製造方法。

**【請求項 2】**

請求項 1 において、前記圧電体膜は、PZT、BST 又はリラクサ材料によって形成されている、圧電体デバイスの製造方法。

**【請求項 3】**

請求項 1 において、前記圧電体膜は、

$Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料 PMN と、

$Pb(Zr_xTi_{1-x})O_3$  (PZT、 $0.0 \leq x \leq 1.0$ ) との固溶体  $PMN_y-PZT_{1-y}$  を含み、かつ立方晶 (100)、正方晶 (001)、菱面体晶 (100)、擬立方晶 (100)、のいずれかの方向で配向していることを特徴とする圧電体デバイスの製造方法。

**【請求項 4】**

請求項 1 乃至請求項 3 の何れか一項に記載の製造方法により圧電体デバイスを形成する工程と、

前記圧電体デバイスの前記圧電体膜の変形によって内容積が変化するキャビティを、前記圧電体デバイスの前記基板に形成する工程と、

を備えた液体吐出ヘッドの製造方法。

**【請求項 5】**

請求項 4 に記載の製造方法により形成された液体吐出ヘッドを用いることを特徴とする、液体吐出装置の製造方法。

**【請求項 6】**

基板の上に下部電極を形成し、前記下部電極上にイオンビームアシスト法で強誘電体膜を形成し、前記強誘電体膜上に上部電極を形成する、強誘電体デバイスの製造方法。

**【請求項 7】**

請求項 6 において、前記強誘電体膜は、

$Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料 PMN と、

$Pb(Zr_xTi_{1-x})O_3$  (PZT、 $0.0 \leq x \leq 1.0$ ) との固溶体  $PMN_y-PZT_{1-y}$  を含み、かつ立方晶 (100)、正方晶 (001)、菱面体晶 (100)、擬立方晶 (100)、のいずれかの方向で配向していることを特徴とする強誘電体デバイスの製造方法。

**【請求項 8】**

請求項 6 又は請求項 7 に記載の製造方法により強誘電体デバイスを形成する工程と、

前記強誘電体デバイスに対して選択的に信号電圧を印加する駆動回路を電氣的に接続する工程と、を備えた、強誘電体メモリの製造方法。

**【請求項 9】**

請求項 6 又は請求項 7 に記載の製造方法により形成された強誘電体デバイスを用いることを特徴とする、電子機器の製造方法。

**【請求項 10】**

基板の上に、下部電極、圧電体膜及び上部電極を形成してなる圧電体デバイスであって

、前記圧電体膜はイオンビームアシスト法で形成された面内配向の膜である、圧電体デバイス。

【請求項 1 1】

請求項 1 0 の圧電体デバイスを備えた液体吐出ヘッドであって、前記基板に、前記圧電体膜の変形によって内容積が変化するキャビティを形成した、液体吐出ヘッド。

【請求項 1 2】

請求項 1 1 に記載の液体吐出ヘッドを備えた液体吐出装置。

【請求項 1 3】

基板の上に、下部電極、強誘電体膜及び上部電極を形成してなる強誘電体デバイスであって、前記強誘電体膜はイオンビームアシスト法で形成された面内配向の膜である、強誘電体デバイス。

【請求項 1 4】

請求項 1 3 に記載の強誘電体デバイスと、  
前記強誘電体デバイスに対して電氣的に接続され、選択的に信号電圧を印加する駆動回路と、を備えた、強誘電体メモリ。

【請求項 1 5】

請求項 1 3 に記載の強誘電体デバイスを備えることを特徴とする、電子機器。

## 【書類名】明細書

【発明の名称】圧電体デバイス、液体吐出ヘッド、強誘電体デバイス及び電子機器並びにこれらの製造方法

## 【技術分野】

## 【0001】

本発明は圧電体膜乃至強誘電体膜とこれを挟んで配置される一対の電極を備えた圧電体デバイス、強誘電体デバイス、これらデバイスを備えた液体吐出ヘッド及び電子機器に係り、特に、優れた配向性を有する圧電体膜又は強誘電体膜を備えた圧電体デバイス等に関する。

## 【背景技術】

## 【0002】

圧電体デバイス乃至強誘電体デバイスに用いられる圧電体膜又は強誘電体膜として、ペロブスカイト型結晶構造を有し、化学式  $ABO_3$  で示すことのできる複合酸化物が知られている。例えばAには鉛 (Pb)、Bにジルコニウム (Zr) とチタン (Ti) の混合を適用したチタン酸ジルコン酸鉛 (PZT) が知られている。

## 【0003】

この圧電体膜又は強誘電体膜の特性向上のため、結晶配向を所望の向きに揃える試みが種々行われている。特に、三次元方向のすべてに配向方位が揃った面内配向の圧電体膜又は強誘電体膜を得ることが望まれている。

## 【0004】

酸化物超伝導体の分野では、イオンビームアシスト法による面内配向膜の形成が提案されている (特開平6-145977号)。

【特許文献1】特開平6-145977号公報

## 【発明の開示】

## 【発明が解決しようとする課題】

## 【0005】

しかし、面内配向の圧電体膜又は強誘電体膜を効率よく得ることは困難であった。

## 【0006】

本発明は、面内配向の圧電体膜又は強誘電体膜を備えた圧電体デバイス又は強誘電体デバイスを効率良く製造する方法を提供することを目的とする。

## 【課題を解決するための手段】

## 【0007】

本発明による圧電体デバイスの製造方法は、基板の上に下部電極を形成し、前記下部電極上にイオンビームアシスト法で圧電体膜を形成し、前記圧電体膜上に上部電極を形成することを特徴とする。

## 【0008】

上記製造方法において、前記圧電体膜は、PZT、BST又はリラクサ材料によって形成されることが望ましい。

## 【0009】

特に、前記圧電体膜は、 $Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料PMNと、 $Pb(Zr_xTi_{1-x})O_3$  (PZT、 $0.0 \leq x \leq 1.0$ ) との固溶体  $PMN_y-PZT_{1-y}$  を含み、かつ立方晶 (100)、正方晶 (001)、菱面体晶 (100)、擬立方晶 (100)、のいずれかの方向で配向していることが望ましい。

## 【0010】

本発明の液体吐出ヘッドの製造方法は、上記の製造方法により圧電体デバイスを形成する工程と、前記圧電体デバイスの前記圧電体膜の変形によって内容積が変化するキャピテ

ィを、前記圧電体デバイスの前記基板に形成する工程と、を備えている。

【0011】

本発明の液体吐出装置の製造方法は、上記の製造方法により形成された液体吐出ヘッドを用いることを特徴とする。

【0012】

本発明の強誘電体デバイスの製造方法は、基板の上に下部電極を形成し、前記下部電極上にイオンビームアシスト法で強誘電体膜を形成し、前記強誘電体膜上に上部電極を形成することを特徴とする。

【0013】

前記強誘電体膜は、 $Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料PMNと、 $Pb(Zr_xTi_{1-x})O_3$  (PZT,  $0.0 \leq x \leq 1.0$ ) との固溶体 $PMN_y-PZT_{1-y}$ を含み、かつ立方晶(100)、正方晶(001)、菱面体晶(100)、擬立方晶(100)、のいずれかの方向で配向していることが望ましい。

【0014】

本発明の強誘電体メモリの製造方法は、上記の製造方法により強誘電体デバイスを形成する工程と、前記強誘電体デバイスに対して選択的に信号電圧を印加する駆動回路を電氣的に接続する工程と、を備えている。

【0015】

本発明の電子機器の製造方法は、上記の製造方法により形成された強誘電体デバイスを用いることを特徴とする。

【0016】

本発明の圧電体デバイスは、基板の上に、下部電極、圧電体膜及び上部電極を形成してなる圧電体デバイスであって、前記圧電体膜はイオンビームアシスト法で形成された面内配向の膜であることを特徴とする。

【0017】

本発明の液体吐出ヘッドは、上記の圧電体デバイスを備えた液体吐出ヘッドであって、前記基板に、前記圧電体膜の変形によって内容積が変化するキャビティを形成したものである。

【0018】

本発明の液体吐出装置は、上記の液体吐出ヘッドを備えたことを特徴とする。

【0019】

本発明の強誘電体デバイスは、基板の上に、下部電極、強誘電体膜及び上部電極を形成してなる強誘電体デバイスであって、前記強誘電体膜はイオンビームアシスト法で形成された面内配向の膜であることを特徴とする。

【0020】

本発明の強誘電体メモリは、上記の製造方法により製造された強誘電体デバイスと、前記強誘電体デバイスに対して電氣的に接続され、選択的に信号電圧を印加する駆動回路と、を備えている。

【0021】

本発明の電子機器は、上記の製造方法により形成された強誘電体デバイスを備えることを特徴とする。

【発明を実施するための最良の形態】

【0022】

<1. 強誘電体デバイスの構成>

図1は、本発明の強誘電体デバイスであるキャパシタの断面図である。

【0023】

図1に示すキャパシタ200は、基板11と、基板11上に形成された下部電極13と、その上の所定領域に設けられた強誘電体膜24と、強誘電体膜24上に設けられた上部電極25とを有している。

#### 【0024】

##### <1-1. 基板>

基板11は、下部電極13等を支持する機能を有するものであり、平板状をなす部材で構成されている。この基板11には、その表面(図1中、上側)にアモルファス層15が形成されている。アモルファス層15は、アモルファス状態の物質で構成される部分であり、基板11と一体的に形成されたもの、基板11に対して固着されたもののいずれであってもよい。

#### 【0025】

基板11としては、例えば、Si基板、SOI(Si on Insulator)基板等を用いることができる。この場合、その表面が自然酸化膜又は熱酸化膜であるSiO<sub>2</sub>膜で覆われているものを用いることができる。すなわち、この場合、これらの自然酸化膜又は熱酸化膜がアモルファス層15を構成する。

#### 【0026】

また、アモルファス層15は、SiO<sub>2</sub>の他、例えば、窒化珪素、窒化酸化珪素、酸化ジルコニウムなどの各種金属材料等で構成することもできる。例えば、1000nmのSiO<sub>2</sub>と400nmのZrO<sub>2</sub>の二層構造とする。

#### 【0027】

このようなアモルファス層15は、例えば、熱CVD、プラズマCVD、レーザーCVD等の化学蒸着法(CVD)、真空蒸着、スパッタリング、イオンプレーティング等の物理蒸着法(PVD)、スパッタリーフロー、Si基板表面の熱酸化等により形成する。

#### 【0028】

また、基板11そのものが、アモルファス状態の物質で構成されていてもよい。この場合、基板11としては、例えば、ポリエチレン、ポリプロピレン、エチレン-プロピレン共重合体、エチレン-酢酸ビニル共重合体(EVA)等のポリオレフィン、環状ポリオレフィン、変性ポリオレフィン、ポリ塩化ビニル、ポリ塩化ビニリデン、ポリスチレン、ポリアミド、ポリイミド、ポリアミドイミド、ポリカーボネート、ポリ(4-メチルペンテン-1)、アイオノマー、アクリル系樹脂、ポリメチルメタクリレート、アクリロニトリル-ブタジエンスチレン共重合体(ABS樹脂)、アクリロニトリル-スチレン共重合体(AS樹脂)、ブタジエンスチレン共重合体、ポリオキシメチレン、ポリビニルアルコール(PVA)、エチレン-ビニルアルコール共重合体(EVOH)、ポリエチレンテレフタレート(PET)、ポリブチレンテレフタレート(PBT)、ポリシクロヘキサントレフタレート(PCT)等のポリエステル、ポリエーテル、ポリエーテルケトン(PEK)、ポリエーテルエーテルケトン(PEEK)、ポリエーテルイミド、ポリアセタール(POM)、ポリフェニレンオキシド、変性ポリフェニレンオキシド、ポリサルフォン、ポリエーテルサルフォン、ポリフェニレンサルファイド、ポリアリレート、芳香族ポリエステル(液晶ポリマー)、ポリテトラフルオロエチレン、ポリフッ化ビニリデン、その他フッ素系樹脂、スチレン系、ポリオレフィン系、ポリ塩化ビニル系、ポリウレタン系、ポリエステル系、ポリアミド系、ポリブタジエン系、トランスポリイソプレン系、フッ素ゴム系、塩素化ポリエチレン系等の各種熱可塑性エラストマー、エポキシ樹脂、フェノール樹脂、ユリア樹脂、メラミン樹脂、不飽和ポリエステル、シリコーン樹脂、ポリウレタン等、またはこれらを主とする共重合体、ブレンド体、ポリマーアロイ等の各種樹脂材料、または、各種ガラス材料等で構成される基板を用いることができる。

#### 【0029】

これらのSi基板、SOI基板、各種樹脂基板、各種ガラス基板等は、いずれも、汎用的な基板である。このため、基板11として、これらの基板を用いることにより、強誘電体デバイスの製造コストを削減することができる。

#### 【0030】

基板 11 の平均厚さは、特に限定されないが、 $10\mu\text{m}\sim 1\text{mm}$  程度であるのが好ましく、 $100\sim 600\mu\text{m}$  程度であるのがより好ましい。基板 11 の平均厚さを、前記範囲内とすることにより、強誘電体デバイスは、十分な強度を確保しつつ、その薄型化（小型化）を図ることができる。

#### 【0031】

<1-2. 下部電極>

基板 11 上には、下部電極 13 が形成されている。

#### 【0032】

この下部電極 13 の組成は、導電性を有するものであれば特に限定されないが、Pt や Ir などの金属材料で構成することが望ましい。例えば、最下層から Ir を含む層/Pt を含む層/Ir を含む層の層構造としてもよく、Ir を含む層/Pt を含む層、または Pt を含む層/Ir を含む層なる 2 層構造でもよい。また、Ir を含む層のみで構成しても良い。

#### 【0033】

また、下部電極と基板との間に、双方の層を密着するような金属、好ましくは、チタンまたはクロムからなる密着層（図示しない）を設けてもよい。密着層は、圧電体素子の設置面への密着性を良くするために形成するものであり、当該密着性が確保できる場合には形成しなくてもよい。例えば、 $20\text{nm}$  厚の Ti/ $20\text{nm}$  厚の Ir/ $140\text{nm}$  厚の Pt という層構造で下部電極を構成する。

#### 【0034】

また、下部電極 13 の組成は、ペロブスカイト構造を有する金属酸化物を含むものでもよい。この場合、好ましくはペロブスカイト構造を有する金属酸化物を主材料とするものである。

#### 【0035】

ペロブスカイト構造を有する金属酸化物としては、例えば、 $\text{CaRuO}_3$ 、 $\text{SrRuO}_3$ 、 $\text{BaRuO}_3$ 、 $\text{SrVO}_3$ 、 $(\text{La}, \text{Sr})\text{MnO}_3$ 、 $(\text{La}, \text{Sr})\text{CrO}_3$ 、 $(\text{La}, \text{Sr})\text{CoO}_3$ 、 $\text{LaNiO}_x$ 、または、これらを含む固溶体等が挙げられるが、特に、 $\text{CaRuO}_3$ 、 $\text{SrRuO}_3$ 、 $\text{BaRuO}_3$ 、または、これらを含む固溶体のうちの少なくとも 1 種であるのが好ましい。これらのペロブスカイト構造を有する金属酸化物は、導電性や化学的安定性に優れている。このため、下部電極 13 も、導電性や化学的安定性に優れたものとすることができる。

#### 【0036】

また、下部電極 13 の平均厚さは、特に限定されないが、 $10\sim 300\text{nm}$  程度とするのが好ましく、 $50\sim 150\text{nm}$  程度とするのがより好ましい。これにより、下部電極 13 は、電極としての機能を十分に発揮することができるとともに、強誘電体デバイスの大型化を防止することができる。

#### 【0037】

<1-3. 強誘電体膜>

この下部電極 13 上には、強誘電体膜 24 がイオンビームアシスト法により面内配向に形成されている。

#### 【0038】

これにより、キャパシタ 200 は、例えば残留分極が増大、抗電界が低減等する。すなわち、キャパシタ 200 は、各種特性が向上する。このため、このようなキャパシタ 200 を用いて強誘電体メモリを作製した場合には、かかる強誘電体メモリをヒステリシス曲線の角型性に優れたものとすることができる。

#### 【0039】

強誘電体膜 24 は、各種強誘電体材料で構成することができるが、ペロブスカイト構造を有する強誘電体材料を含むものが好ましく、ペロブスカイト構造を有する強誘電体材料を主材料とするものがより好ましい。さらに、ペロブスカイト構造を有する強誘電体材料としては、正方晶（001）配向であるもの、菱面体晶（100）配向であるもの、立方

晶(100)配向でエピタキシャル成長しているもの、擬立方晶(100)配向でエピタキシャル成長しているもの、のいずれであってもよいが、特に、正方晶(001)配向であるものが好ましい。これにより、前記効果がより向上する。

#### 【0040】

このペロブスカイト構造を有する強誘電体材料としては、例えば、 $Pb(Zr, Ti)O_3$  (PZT)、 $(Pb, La)(Zr, Ti)O_3$  (PLZT)、 $(Ba, Sr)TiO_3$  (BST)、 $BaTiO_3$ 、 $KNbO_3$ 、 $Pb(Zn, Nb)O_3$  (PZN)、 $Pb(Mg, Nb)O_3$  (PMN)、 $PbFeO_3$ 、 $PbWO_3$ のようなペロブスカイト構造の金属酸化物、 $SrBi_2(Ta, Nb)_2O_9$ 、 $(Bi, La)_4Ti_3O_{12}$ のようなBi層状化合物、または、これらを含む固溶体(PMN-PT、PZN-PT等)が挙げられるが、これらの中でも、特に、イオンビームアシスト法による面内配向膜の形成に適しかつ良好な特性を有するものとして、PZT、BST、または、PMN-PT、PZN-PT等のリラクサ材料が好ましい。更に、 $Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料PMNと、 $Pb(Zr_xTi_{1-x})O_3$  (PZT、 $0 \leq x \leq 1.0$ )との固溶体 $PMN_y-PZT_{1-y}$ を含むことが望ましい。これにより、キャパシタ200は、各種特性が特に優れたものとなる。

#### 【0041】

また、強誘電体膜24の平均厚さは、特に限定されないが、50~300nm程度であるのが好ましく、100~200nm程度であるのがより好ましい。強誘電体膜24の平均厚さを、前記範囲とすることにより、キャパシタ200の大型化を防止しつつ、各種特性を好適に発揮し得るキャパシタ200とすることができる。

#### 【0042】

<1-4. 上部電極>

強誘電体膜24上には、櫛歯状(または帯状)をなす上部電極25が形成されている。

#### 【0043】

この上部電極25の構成材料としては、例えば、Pt、Ir、Au、Ag、Ru、または、これらを含む合金等のうちの、1種または2種以上を組み合わせ用いることができる。

#### 【0044】

また、上部電極25の平均厚さは、特に限定されないが、10~300nm程度であるのが好ましく、50~150nm程度であるのがより好ましい。

#### 【0045】

<2. 強誘電体デバイスの製造方法>

次に、このような強誘電体デバイスであるキャパシタ200の製造方法について、図2を参照しつつ説明する。

#### 【0046】

以下に示すキャパシタ200の製造方法は、アモルファス層15上に下部電極13を形成する工程(下部電極形成工程)と、下部電極13上に強誘電体膜24を形成する工程(強誘電体膜形成工程)と、強誘電体膜24の一部を除去する工程(下部電極取出工程)と、強誘電体膜24上に上部電極25を形成する工程(上部電極形成工程)とを有している。以下、各工程について、順次説明する。

#### 【0047】

まず、アモルファス層15を有する基板11を用意する。この基板11には、厚さが均一で、たわみや傷のないものが好適に使用される。アモルファス層15を形成する方法については前述の通りである。

#### 【0048】

[1A] 下部電極形成工程

まず、アモルファス層 15 上に下部電極 13 を形成する。この下部電極 13 の形成方法は特に限定されないが、例えば、スパッタ法、CVD 法、MOCVD 法、レーザーアブレーション法など、公知の薄膜形成法によって形成することができる。

#### 【0049】

##### 〔2A〕強誘電体膜形成工程

次に、下部電極 13 上に強誘電体膜 24 を形成する。これは、例えば、次のようにして行うことができる。

#### 【0050】

まず、下部電極 13 等が形成された基板 11 を基板ホルダーに装填して、真空装置内に設置する。

#### 【0051】

なお、真空装置内には、基板 11 の下部電極 13 に対向して、前述したような強誘電体膜 24 の構成元素を含むターゲット（強誘電体膜用ターゲット）が所定距離、離間して配置されている。なお、ターゲットとしては、目的とする強誘電体膜 24 の組成と同一の組成または近似組成のものが好適に使用される。

#### 【0052】

次いで、例えばレーザー光をターゲットに照射すると、ターゲットから酸素原子および金属原子を含む原子が叩き出され、プルームが発生する。換言すれば、このプルームが下部電極 13 に向かって照射される。そして、このプルームは、下部電極 13 上に接触するようになる。

#### 【0053】

また、これとはほぼ同時に、下部電極 13 の表面に対して、イオンビームを所定角度傾斜させて照射する。これにより、下部電極 13 上に、例えば正方晶（001）配向等であつ面内配向した強誘電体膜 24 が形成される。

#### 【0054】

なお、前記原子をターゲットから叩き出す方法としては、レーザー光をターゲット表面へ照射する方法の他、例えば、アルゴンガス（不活性ガス）プラズマ、電子線等をターゲット表面へ照射（入射）する方法を用いることもできる。

#### 【0055】

これらの中でも、前記原子をターゲットから叩き出す方法としては、特に、レーザー光をターゲット表面へ照射する方法が好ましい。かかる方法によれば、レーザー光の入射窓を備えた簡易な構成の真空装置を用いて、容易かつ確実に、原子をターゲットから叩き出すことができる。

#### 【0056】

また、このレーザー光は、好ましくは波長が 150～300 nm 程度、パルス長が 1～100 ns 程度のパルス光とされる。具体的には、レーザー光としては、例えば、ArF エキシマレーザー、KrF エキシマレーザー、XeCl エキシマレーザーのようなエキシマレーザー、YAG レーザー、YVO<sub>4</sub> レーザー、CO<sub>2</sub> レーザー等が挙げられる。これらの中でも、レーザー光としては、特に、ArF エキシマレーザーまたは KrF エキシマレーザーが好適である。ArF エキシマレーザーおよび KrF エキシマレーザーは、いずれも、取り扱いが容易であり、また、より効率よく原子をターゲットから叩き出すことができる。

#### 【0057】

レーザー光のエネルギー密度は、0.5 J/cm<sup>2</sup> 以上とするのが好ましく、2 J/cm<sup>2</sup> 以上とするのがより好ましい。

#### 【0058】

下部電極 13 が形成された基板 11 の温度は、0～100℃程度とするのが好ましく、30～70℃程度とするのがより好ましい。

#### 【0059】

下部電極 13 が形成された基板 11 とターゲットとの距離は、30～100 mm とする

のが好ましく、50～80 mm程度とするのがより好ましい。

【0060】

真空装置内の圧力は、 $133 \times 10^{-1} \text{ Pa}$  ( $1 \times 10^{-1} \text{ Torr}$ ) 以下とするのが好ましく、 $133 \times 10^{-3} \text{ Pa}$  ( $1 \times 10^{-3} \text{ Torr}$ ) 以下とするのがより好ましい。また、この場合、真空装置内の雰囲気は、不活性ガスと酸素との混合比を、体積比で300:1～10:1程度とするのが好ましく、150:1～50:1程度とするのがより好ましい。

【0061】

強誘電体膜24の形成における各条件を、それぞれ前記範囲とすると、効率よく強誘電体膜24を形成することができる。

【0062】

また、このとき、レーザー光の照射時間を適宜設定することにより、強誘電体膜24の平均厚さを前述したような範囲に調整することができる。このレーザー光の照射時間は、前記各条件によっても異なるが、通常、3～90分程度とするのが好ましく、15～45分程度とするのがより好ましい。

【0063】

一方、下部電極13の表面に照射するイオンビームとしては、特に限定されないが、例えば、アルゴン、ヘリウム、ネオン、キセノン、クリプトンのような不活性ガスのうちの少なくとも1種のイオン、または、これらのイオンと酸素イオンとの混合イオン等が挙げられる。

【0064】

このイオンビームのイオン源としては、例えば、Kauffmanイオン源等を用いるのが好ましい。このイオン源を用いることにより、イオンビームを比較的容易に生成することができる。

【0065】

また、イオンビームの下部電極13の表面の法線方向に対する照射角度（前記所定角度）は、特に限定されないが、35～65°程度とするのが好ましい。特に、前記照射角度を42～47°あるいは52～57°程度とするのがより好ましい。このような照射角度に設定して、イオンビームを下部電極13の表面に照射することにより、正方晶（001）配向で、かつ、面内配向した強誘電体膜24を形成することができる。

【0066】

イオンビーム加速電圧は、100～300 V程度とするのが好ましく、150～250 V程度とするのがより好ましい。

【0067】

また、イオンビームの照射量は、1～30 mA程度とするのが好ましく、5～15 mA程度とするのがより好ましい。

【0068】

このような強誘電体膜24の形成方法によれば、イオンビームの照射角度を調整するという簡単な方法で、揃える配向方位を任意の方向に調整することが可能である。また、このように強誘電体膜の配向方位を、精度よく揃えることができるので、強誘電体膜24の平均厚さをより小さくすることができるという利点もある。

【0069】

以上のようにして、強誘電体膜24が得られる。

【0070】

〔3A〕下部電極の取出工程

次に、強誘電体膜24の一部を除去して、下部電極13を取り出す。これは、例えば、フォトリソグラフィ法を用いることにより、行うことができる。

【0071】

まず、除去する部分を残して、強誘電体膜24上にレジスト層を形成する。

【0072】

次いで、強誘電体膜 24 に対して、エッチング処理（例えば、ウェットエッチング処理、ドライエッチング処理等）を施す。

【0073】

次いで、前記レジスト層を除去する。これにより、下部電極 13 の一部（図 1 中左側）が露出する。

【0074】

〔4A〕上部電極の形成工程

次に、強誘電体膜 24 上に上部電極 25 を形成する。これは、例えば、次のようにして行うことができる。

【0075】

まず、所望のパターン形状を有するマスク層を、例えばスパッタリング法等により強誘電体膜 24 上に形成する。

【0076】

次いで、例えば Pt 等で構成される上部電極 25 の材料を、例えば、蒸着法、スパッタリング法、印刷法等を用いることにより、膜状に形成する。

【0077】

次いで、前記マスク層を除去する。

【0078】

以上のようにして、上部電極 25 が得られる。

【0079】

以上のような工程〔1A〕～〔4A〕を経て、キャパシタ 200 が製造される。

【0080】

< 3. 圧電体デバイスの構成 >

図 3 は、本発明の圧電体デバイス及びこれを用いた液体吐出ヘッドの実施形態を示す断面図である。

【0081】

まず、図 3 に示す圧電体デバイス 54 について、前記キャパシタ 200 との相違点を中心に説明する。圧電体デバイス 54 は、基板 52、基板 52 上のアモルファス層（振動板）53、アモルファス層 53 上の下部電極 542、下部電極 542 上の圧電体膜 543、および圧電体膜 543 上の上部電極 541 を有している。

【0082】

この下部電極 542 上には、圧電体膜 543 がイオンビームアシスト法により面内配向に形成されている。これにより、圧電体デバイス 54 は、例えば電界歪み特性等の各種特性が向上する。また、圧電体膜 543 は、各種強誘電体材料で構成することができるが、ペロブスカイト構造を有する強誘電体材料を含むものが好ましく、ペロブスカイト構造を有する強誘電体材料を主材料とするものがより好ましい。さらに、ペロブスカイト構造を有する強誘電体材料としては、菱面体晶（100）配向であるもの、正方晶（001）配向であるもの、立方晶（100）配向でエピタキシャル成長しているもの、擬立方晶（100）配向でエピタキシャル成長しているもの、のいずれであってもよいが、特に、菱面体晶（100）配向であるものが好ましい。これにより、前記効果がより向上する。

【0083】

このペロブスカイト構造を有する強誘電体材料としては、前記キャパシタ 200 で挙げたのと同様のものを用いることができる。特に、 $Pb(M_{1/3}N_{2/3})O_3$  ( $M=Mg, Zn, Co, Ni, Mn, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Sc, Fe, In, Yb, Ho, Lu, N=Nb, Ta$ )、 $Pb(M_{1/2}N_{1/2})O_3$  ( $M=Mg, Cd, Mn, Co, N=W, Re$ )、 $Pb(M_{2/3}N_{1/3})O_3$  ( $M=Mn, Fe, N=W, Re$ )、のいずれかあるいは混相からなるリラクサ材料 PMN と、 $Pb(Zr_xTi_{1-x})O_3$  ( $PZT, 0.0 \leq x \leq 1.0$ ) との固溶体  $PMN_y-PZT_{1-y}$  を含むことが望ましい。特に、 $Pb(Mn_{1/3}Nb_{2/3})O_3$  と PZT の固溶体、 $Pb(Zn_{1/3}Nb_{2/3})O_3$  と PZT の固溶体が望ましい。これにより、圧電体デバイス 54 は、圧電特性その他の各種特

性が特に優れたものとなる。

【0084】

また、圧電体膜 543 の平均厚さは、特に限定されないが、例えば、100～3000 nm 程度であるのが好ましく、500～2000 nm 程度であるのがより好ましい。圧電体膜 543 の平均厚さを、前記範囲とすることにより、圧電体デバイス 54 の大型化を防止しつつ、各種特性を好適に発揮し得る圧電体デバイスとすることができる。

【0085】

圧電体膜 543 上には、上部電極 541 が形成されている。この上部電極 541 の構成材料および平均厚さは、それぞれ、前記キャパシタ 200 で記載した上部電極 25 と同様とすることができる。

【0086】

< 4. 圧電体デバイスの製造方法 >

次に、図 4 に基づき、圧電体デバイスの製造方法について説明する。

【0087】

以下に示す圧電体デバイス 54 の製造方法は、基板 52 上のアモルファス層 53 上に下部電極 542 を形成する工程（下部電極形成工程）と、下部電極 542 上に圧電体膜 543 を形成する工程（圧電体膜形成工程）と、圧電体膜 543 上に上部電極 25 を形成する工程（上部電極形成工程）と、圧電体膜及び上部電極をパターンニングする工程（パターンニング工程）とを有している。以下、各工程について、順次説明する。

【0088】

[1C] 下部電極形成工程

前記工程 [1A] と同様にして行う。

【0089】

[2C] 圧電体膜形成工程

次に、下部電極 542 上に圧電体膜 543 を形成する。これは、前記工程 [2A] と同様にして、イオンビームアシスト法により行うことができ、面内配向の圧電体膜を形成することができる。

【0090】

[3C] 上部電極形成工程

次に図 4 [3C] に示すように、圧電体薄膜 543 上に上部電極 541 を形成する。具体的には、上部電極 541 として白金 (Pt) 等を 100 nm の膜厚に直流スパッタ法で成膜する。

【0091】

[4C] パターンニング工程

図 4 [4C] に示すように、圧電体薄膜 543 及び上部電極 541 を所定形状に加工して圧電体デバイスを形成する。具体的には、上部電極 541 上にレジストをスピコートした後、所定形状に露光・現像してパターンニングする。残ったレジストをマスクとして上部電極 541、圧電体薄膜 543 をイオンミリング等でエッチングする。

【0092】

以上のような工程 [1C] ～ [4C] を経て、圧電体デバイス 54 が製造される。

【0093】

< 5. 強誘電体メモリの構成 >

次に、本発明の強誘電体デバイスをキャパシタとして備える強誘電体メモリについて説明する。

【0094】

図 5 は、本発明の強誘電体メモリの実施形態を模式的に示す平面図であり、図 6 は、図 5 中の A-A 線断面の一部を拡大した図である。なお、図 5 では、煩雑となることを避けるため、断面であることを示す斜線を一部省略して示す。

【0095】

図 6 に示すように、強誘電体メモリ 40 は、メモリセルアレイ 42 と、周辺回路部 41

とを有している。これらのメモリセルアレイ 42 と周辺回路部 41 とは、異なる層に形成されている。本実施形態では、下層（下側）に周辺回路部 41 が、上層（上側）にメモリセルアレイ 42 が形成されている。

#### 【0096】

メモリセルアレイ 42 は、行選択のための第 1 信号電極（ワード線）422 と、列選択のための第 2 信号電極（ビット線）424 とが直交するように配列されている。なお、信号電極の配置は、前記のものに限らず、逆であってもよい。すなわち、第 1 信号電極 422 がビット線、第 2 信号電極 424 がワード線でもよい。

#### 【0097】

これらの第 1 信号電極 422 と第 2 信号電極 424 との間には、強誘電体膜 423 が配置され、第 1 信号電極 422 と第 2 信号電極 424 との交差領域において、それぞれ、単位キャパシタ（メモリセル）が構成されている。

#### 【0098】

また、第 1 信号電極 422、強誘電体膜 423 および第 2 信号電極 424 を覆うように、絶縁材料からなる第 1 保護層 425 が形成されている。

#### 【0099】

さらに、第 2 配線層 44 を覆うように第 1 保護層 425 上に絶縁材料からなる第 2 保護層 426 が形成されている。

#### 【0100】

第 1 信号電極 422 および第 2 信号電極 424 は、それぞれ、第 2 配線層 44 によって周辺回路部 41 の第 1 配線層 43 と電氣的に接続されている。

#### 【0101】

周辺回路部 41 は、図 5 に示すように、第 1 信号電極 422 を選択的に制御するための第 1 駆動回路 451 と、第 2 信号電極 424 を選択的に制御するための第 2 駆動回路 452 と、センスアンプなどの信号検出回路 453 とを有しており、前記の単位キャパシタ（メモリセル）に対して選択的に情報の書き込み、または、読み出しを行うことができる。

#### 【0102】

また、周辺回路部 41 は、図 6 に示すように、半導体基板 411 上に形成された MOS トランジスタ 412 を有している。この MOS トランジスタ 412 は、ゲート絶縁層 412a、ゲート電極 412b およびソース／ドレイン領域 412c を有している。

#### 【0103】

各 MOS トランジスタ 412 は、それぞれ、素子分離領域 413 によって分離されるとともに、所定のパターンで形成された第 1 配線層 43 によって、それぞれ、電氣的接続がなされている。

#### 【0104】

MOS トランジスタ 412 が形成された半導体基板 411 上には、第 1 層間絶縁層 414 が、さらに、第 1 層間絶縁層 414 上には、第 1 配線層 43 を覆うようにして第 2 層間絶縁層 415 が形成されている。

#### 【0105】

この第 2 層間絶縁層 415 上には、メモリセルアレイ 42 が設けられている。

#### 【0106】

そして、周辺回路部 41 とメモリセルアレイ 42 とは、第 2 配線層 44 によって電氣的に接続されている。

#### 【0107】

本実施形態では、第 2 層間絶縁層 415、第 1 信号電極 422、強誘電体膜 423 および第 2 信号電極 424 により、前述したキャパシタ 200 が構成されている。

#### 【0108】

したがって、本実施形態では、第 2 層間絶縁層 415 の少なくとも表面がアモルファス状態の物質で構成されている。

#### 【0109】

以上の構成のような強誘電体メモリ 40 によれば、単一の半導体基板 411 上に周辺回路部 41 およびメモリセルアレイ 42 が積層されているので、周辺回路部 41 とメモリセルアレイ 42 とを同一面に配置した場合に比べて、チップ面積を大幅に小さくすることができ、単位キャパシタ（メモリセル）の集積度を高めることができる。

#### 【0110】

このような強誘電体メモリ 40 における書き込み、読み出し動作の一例について説明する。

#### 【0111】

まず、読み出し動作においては、選択された単位キャパシタに読み出し電圧「 $V_0$ 」が印加される。これは、同時に「0」の書き込み動作を兼ねている。このとき、選択されたビット線を通る電流またはビット線をハイインピーダンスにしたときの電位をセンスアンプにて読み出す。

#### 【0112】

なお、このとき、選択されない単位キャパシタには、読み出し時のクロストークを防ぐため、所定の電圧が印加される。

#### 【0113】

一方、書き込み動作においては、「1」の書き込みの場合は、選択された単位キャパシタに「 $-V_0$ 」の電圧が印加される。「0」の書き込みの場合は、選択された単位キャパシタに、この選択された単位キャパシタの分極を反転させない電圧が印加され、読み出し動作時に書き込まれた「0」状態を保持する。

#### 【0114】

なお、このとき、選択されない単位キャパシタには、書き込み時のクロストークを防ぐため、所定の電圧が印加される。

#### 【0115】

### < 6. 強誘電体メモリの製造方法 >

次に、強誘電体メモリ 40 の製造方法の一例について説明する。

#### 【0116】

前述したような強誘電体メモリ 40 は、例えば、次のようにして製造することができる。

#### 【0117】

— 1 — まず、公知の L S I プロセス（半導体プロセス）を用いて、周辺回路部 41 を形成する。

#### 【0118】

具体的には、半導体基板 411 上に、M O S トランジスタ 412 を形成する。例えば、半導体基板 411 上の所定領域にトレンチ分離法、L O C O S 法等を用いて素子分離領域 413 を形成し、次いで、ゲート絶縁層 412 a およびゲート電極 412 b を形成し、その後、半導体基板 411 に不純物をドーピングすることでソース／ドレイン領域 412 c を形成する。

#### 【0119】

— 2 — 次に、第 1 層間絶縁層 414 を形成した後、コンタクトホールを形成し、その後、所定パターンの第 1 配線層 43 を形成する。

#### 【0120】

— 3 — 次に、第 1 配線層 43 が形成された第 1 層間絶縁層 414 上に、第 2 層間絶縁層 415 を形成する。

#### 【0121】

以上のようにして、駆動回路 451、452 および信号検出回路 453 等の各種回路を有する周辺回路部 41 が形成される。

#### 【0122】

— 4 — 次に、周辺回路部 41 上に、メモリセルアレイ 42 を形成する。これは、前述した工程 [1A] ～ [4A] と同様にして行うことができる。

## 【0123】

－5－ 次に、第2信号電極424が形成された強誘電体膜423上に、第1保護層425を形成し、さらに、第1保護層425の所定領域にコンタクトホールを形成し、その後、所定パターンの第2配線層44を形成する。これにより、周辺回路部41とメモリセルアレイ42とが電氣的に接続される。

## 【0124】

－6－ 次に、最上層に、第2保護層426を形成する。

## 【0125】

以上のようにして、メモリセルアレイ42が形成され、強誘電体メモリ40が得られる。

## 【0126】

このような強誘電体メモリ40は、各種電子機器に適用することができる。この電子機器としては、パーソナルコンピュータ、ICカード、タグ、携帯電話等が挙げられる。

## 【0127】

<7. インクジェット式記録ヘッドの構成>

本発明の圧電体デバイスを備える液体吐出ヘッドであるインクジェット式記録ヘッドについて説明する。

## 【0128】

図7は、本実施形態のインクジェット式記録ヘッドの実施形態を示す分解斜視図である。前述の図3は、図7に示すインクジェット式記録ヘッドの主要部の構成を断面図で表したものである。なお、図7は、通常使用される状態とは、上下逆に示されている。

## 【0129】

図7に示すインクジェット式記録ヘッド50（以下、単に「ヘッド50」と言う。）は、ノズル板51と、インク室基板52と、振動板53と、振動板53に接合された圧電素子（振動源）54とを備え、これらが基体56に収納されている。なお、このヘッド50は、オンデマンド形のピエゾジェット式ヘッドを構成する。

## 【0130】

ノズル板51は、例えばステンレス製の圧延プレート等で構成されている。このノズル板51には、インク滴を吐出するための多数のノズル511が形成されている。これらのノズル511間のピッチは、印刷精度に応じて適宜設定される。

## 【0131】

このノズル板51には、インク室基板52が固着（固定）されている。このインク室基板52は、ノズル板51、側壁（隔壁）522および後述する振動板53により、複数のインク室（キャビティ、圧力室）521と、インクカートリッジ631から供給されるインクを一時的に貯留するリザーバ523と、リザーバ523から各インク室521に、それぞれインクを供給する供給口524とが区画形成されている。

## 【0132】

これらのインク室521は、それぞれ短冊状（直方体状）に形成され、各ノズル511に対応して配設されている。各インク室521は、後述する振動板53の振動により容積可変であり、この容積変化により、インクを吐出するよう構成されている。

## 【0133】

このインク室基板52を得るための母材としては、例えば、シリコン単結晶基板、各種ガラス基板、各種プラスチック基板等を用いることができる。これらの基板は、いずれも汎用的な基板であるので、これらの基板を用いることにより、ヘッド50の製造コストを低減することができる。

## 【0134】

また、これらの中でも、母材としては、（110）配向シリコン単結晶基板を用いるのが好ましい。この（110）配向シリコン単結晶基板は、異方性エッチングに適しているのでインク室基板52を、容易かつ確実に形成することができる。

## 【0135】

このインク室基板 5 2 の平均厚さは、特に限定されないが、 $10 \sim 1000 \mu\text{m}$ 程度とするのが好ましく、 $100 \sim 500 \mu\text{m}$ 程度とするのがより好ましい。

【0136】

また、インク室 5 2 1 の容積は、特に限定されないが、 $0.1 \sim 100 \text{ nL}$ 程度とするのが好ましく、 $0.1 \sim 10 \text{ nL}$ 程度とするのがより好ましい。

【0137】

一方、インク室基板 5 2 のノズル板 5 1 と反対側には、振動板 5 3 が接合され、さらに振動板 5 3 のインク室基板 5 2 と反対側には、複数の圧電素子 5 4 が設けられている。

【0138】

また、振動板 5 3 の所定位置には、振動板 5 3 の厚さ方向に貫通して連通孔 5 3 1 が形成されている、この連通孔 5 3 1 を介して、後述するインクカートリッジ 6 3 1 からリザーバ 5 2 3 に、インクが供給可能となっている。

【0139】

各圧電素子 5 4 は、それぞれ、下部電極 5 4 2 と上部電極 5 4 1 との間に圧電体膜 5 4 3 を介挿してなり、各インク室 5 2 1 のほぼ中央部に対応して配設されている。各圧電素子 5 4 は、後述する圧電素子駆動回路に電氣的に接続され、圧電素子駆動回路の信号に基づいて作動（振動、変形）するよう構成されている。

【0140】

これらの圧電素子 5 4 は、それぞれ、振動源として機能し、振動板 5 3 は、圧電素子 5 4 の振動により振動し、インク室 5 2 1 の内部圧力を瞬間的に高めるよう機能する。

【0141】

基体 5 6 は、例えば各種樹脂材料、各種金属材料等で構成されており、この基体 5 6 にインク室基板 5 2 が固定、支持されている。

【0142】

このようなヘッド 5 0 は、圧電素子駆動回路を介して所定の吐出信号が入力されていない状態、すなわち、圧電素子 5 4 の下部電極 5 4 2 と上部電極 5 4 1 との間に電圧が印加されていない状態では、圧電体膜 5 4 3 に変形が生じない。このため、振動板 5 3 にも変形が生じず、インク室 5 2 1 には容積変化が生じない。したがって、ノズル 5 1 1 からインク滴は吐出されない。

【0143】

一方、圧電素子駆動回路を介して所定の吐出信号が入力された状態、すなわち、圧電素子 5 4 の下部電極 5 4 2 と上部電極 5 4 1 との間に一定電圧が印加された状態では、圧電体膜 5 4 3 に変形が生じる。これにより、振動板 5 3 が大きくたわみ、インク室 5 2 1 の容積変化が生じる。このとき、インク室 5 2 1 内の圧力が瞬間的に高まり、ノズル 5 1 1 からインク滴が吐出される。

【0144】

1 回のインクの吐出が終了すると、圧電素子駆動回路は、下部電極 5 4 2 と上部電極 5 4 1 との間への電圧の印加を停止する。これにより、圧電素子 5 4 は、ほぼ元の形状に戻り、インク室 5 2 1 の容積が増大する。なお、このとき、インクには、後述するインクカートリッジ 6 3 1 からノズル 5 1 1 へ向かう圧力（正方向への圧力）が作用している。このため、空気がノズル 5 1 1 からインク室 5 2 1 へと入り込むことが防止され、インクの吐出量に見合った量のインクがインクカートリッジ 6 3 1 からリザーバ 5 2 3 を経てインク室 5 2 1 へ供給される。

【0145】

このようにして、ヘッド 5 0 において、印刷させたい位置の圧電素子 5 4 に、圧電素子駆動回路を介して吐出信号を順次入力することにより、任意の（所望の）文字や図形等を印刷することができる。

【0146】

< 8. インクジェット式記録ヘッドの製造方法 >

次に、ヘッド 5 0 の製造方法の一例について説明する。前述したようなヘッド 5 0 は、

例えば、次のようにして製造することができる。

【0147】

－10－ まず、インク室基板52となる母材と、振動板53とを貼り合わせ（接合して）、これらを一体化させる。

【0148】

この接合には、例えば、母材と振動板53とを圧着させた状態で熱処理する方法が好適に用いられる。かかる方法によれば、容易かつ確実に、母材と振動板53とを一体化させることができる。

【0149】

この熱処理条件は、特に限定されないが、100～600℃×1～24時間程度とするのが好ましく、300～600℃×6～12時間程度とするのがより好ましい。なお、接合には、その他の各種接着方法、各種融着方法等を用いてもよい。

【0150】

－20－ 次に、振動板53上に圧電素子54を形成する。これは、前述した工程〔1C〕～〔4C〕と同様にして行うことができる。

【0151】

－30－ 次に、インク室基板52となる母材の圧電素子54に対応した位置に、それぞれインク室521となる凹部を、また、所定位置にリザーバ523および供給口524となる凹部を形成する。

【0152】

具体的には、インク室521、リザーバ523および供給口524を形成すべき位置に合せて、マスク層を形成した後、例えば、平行平板型反応性イオンエッチング、誘導結合型方式、エレクトロンサイクロトロン共鳴方式、ヘリコン波励起方式、マグネトロン方式、プラズマエッチング方式、イオンビームエッチング方式等のドライエッチング、5重量%～40重量%程度の水酸化カリウム、テトラメチルアンモニウムハイドロオキシサイド等の高濃度アルカリ水溶液によるウェットエッチングを行う。

【0153】

これにより、母材を、その厚さ方向に振動板53が露出する程度にまで削り取り（除去し）、インク室基板52を形成する。なお、このとき、エッチングされずに残った部分が、側壁522となり、また、露出した振動板53は、振動板としての機能を発揮し得る状態となる。

【0154】

なお、母材として、（110）配向シリコン基板を用いる場合には、前述の高濃度アルカリ水溶液を用いることにより、母材は、容易に異方性エッチングされるので、インク室基板52の形成が容易となる。

【0155】

－40－ 次に、複数のノズル511が形成されたノズル板51を、各ノズル511が各インク室521となる凹部に対応するように位置合わせして接合する。これにより、複数のインク室521、リザーバ523および複数の供給口524が画成される。

【0156】

この接合には、例えば、接着剤による接着等の各種接着方法、各種融着方法等を用いることができる。

【0157】

－50－ 次に、インク室基板52を基体56に取り付ける。以上のようにして、インクジェット式記録ヘッド50が得られる。

【0158】

<9. インクジェットプリンタ>

本発明のインクジェット式記録ヘッドを備えた液体吐出装置であるインクジェットプリンタについて説明する。

【0159】

図 8 は、本実施形態のインクジェットプリンタの実施形態を示す概略図である。なお、以下の説明では、図 8 中、上側を「上部」、下側を「下部」と言う。

【0160】

図 8 に示すインクジェットプリンタ 60 は、装置本体 62 を備えており、上部後方に記録用紙 P を設置するトレイ 621 と、下部前方に記録用紙 P を排出する排出口 622 と、上部面に操作パネル 67 とが設けられている。

【0161】

操作パネル 67 は、例えば、液晶ディスプレイ、有機 EL ディスプレイ、LED ランプ等で構成され、エラーメッセージ等を表示する表示部（図示せず）と、各種スイッチ等で構成される操作部（図示せず）とを備えている。

【0162】

また、装置本体 62 の内部には、主に、往復動するヘッドユニット 63 を備える印刷装置（印刷手段）64 と、記録用紙 P を 1 枚ずつ印刷装置 64 に送り込む給紙装置（給紙手段）65 と、印刷装置 64 および給紙装置 65 を制御する制御部（制御手段）66 とを有している。

【0163】

制御部 66 の制御により、給紙装置 65 は、記録用紙 P を一枚ずつ間欠送りする。この記録用紙 P は、ヘッドユニット 63 の下部近傍を通過する。このとき、ヘッドユニット 63 が記録用紙 P の送り方向とほぼ直交する方向に往復移動して、記録用紙 P への印刷が行なわれる。すなわち、ヘッドユニット 63 の往復動と、記録用紙 P の間欠送りとが、印刷における主走査および副走査となって、インクジェット方式の印刷が行なわれる。

【0164】

印刷装置 64 は、ヘッドユニット 63 と、ヘッドユニット 63 の駆動源となるキャリッジモータ 641 と、キャリッジモータ 641 の回転を受けて、ヘッドユニット 63 を往復動させる往復動機構 642 とを備えている。

【0165】

ヘッドユニット 63 は、その下部に、多数のノズル 511 を備えるインクジェット式記録ヘッド 50 と、インクジェット式記録ヘッド 50 にインクを供給するインクカートリッジ 631 と、インクジェット式記録ヘッド 50 およびインクカートリッジ 631 を搭載したキャリッジ 632 とを有している。

【0166】

なお、インクカートリッジ 631 として、イエロー、シアン、マゼンタ、ブラック（黒）の 4 色のインクを充填したものをを用いることにより、フルカラー印刷が可能となる。この場合、ヘッドユニット 63 には、各色にそれぞれ対応したインクジェット式記録ヘッド 50 が設けられることになる。

【0167】

往復動機構 642 は、その両端をフレーム（図示せず）に支持されたキャリッジガイド軸 643 と、キャリッジガイド軸 643 と平行に延在するタイミングベルト 644 とを有している。

【0168】

キャリッジ 632 は、キャリッジガイド軸 643 に往復動自在に支持されるとともに、タイミングベルト 644 の一部に固定されている。

【0169】

キャリッジモータ 641 の作動により、プーリを介してタイミングベルト 644 を正逆走行させると、キャリッジガイド軸 643 に案内されて、ヘッドユニット 63 が往復動する。そして、この往復動の際に、インクジェット式記録ヘッド 50 から適宜インクが吐出され、記録用紙 P への印刷が行われる。

【0170】

給紙装置 65 は、その駆動源となる給紙モータ 651 と、給紙モータ 651 の作動により回転する給紙ローラ 652 とを有している。

**【0171】**

給紙ローラ652は、記録用紙Pの送り経路（記録用紙P）を挟んで上下に対向する従動ローラ652aと駆動ローラ652bとで構成され、駆動ローラ652bは給紙モータ651に連結されている。これにより、給紙ローラ652は、トレイ621に設置した多数枚の記録用紙Pを、印刷装置64に向かって1枚ずつ送り込めるようになっている。なお、トレイ621に代えて、記録用紙Pを収容する給紙カセットを着脱自在に装着し得るような構成であってもよい。

**【0172】**

制御部66は、例えばパーソナルコンピュータやデジタルカメラ等のホストコンピュータから入力された印刷データに基づいて、印刷装置64や給紙装置65等を制御することにより印刷を行うものである。

**【0173】**

制御部66は、いずれも図示しないが、主に、各部を制御する制御プログラム等を記憶するメモリ、圧電素子（振動源）54を駆動して、インクの吐出タイミングを制御する圧電素子駆動回路、印刷装置64（キャリッジモータ641）を駆動する駆動回路、給紙装置65（給紙モータ651）を駆動する駆動回路、および、ホストコンピュータからの印刷データを入手する通信回路と、これらに電氣的に接続され、各部での各種制御を行うCPUとを備えている。

**【0174】**

また、CPUには、例えば、インクカートリッジ631のインク残量、ヘッドユニット63の位置、温度、湿度等の印刷環境等を検出可能な各種センサが、それぞれ電氣的に接続されている。

**【0175】**

制御部66は、通信回路を介して、印刷データを入手してメモリに格納する。CPUは、この印刷データを処理して、この処理データおよび各種センサからの入力データに基づいて、各駆動回路に駆動信号を出力する。この駆動信号により圧電素子54、印刷装置64および給紙装置65は、それぞれ作動する。これにより、記録用紙Pに印刷が行われる。

**【0176】**

<10. その他>

以上、本発明の強誘電体デバイス、圧電体デバイス、強誘電体メモリ、電子機器、インクジェット式記録ヘッドおよびインクジェットプリンタについて、図示の実施形態に基づいて説明したが、本発明は、これらに限定されるものではない。

**【0177】**

例えば、本発明の強誘電体デバイス、圧電体デバイス、強誘電体メモリ、電子機器、インクジェット式記録ヘッドおよびインクジェットプリンタを構成する各部は、同様の機能を発揮する任意のものと置換、またはその他の構成を追加することもできる。

**【0178】**

また、例えば、強誘電体デバイス、圧電体デバイス、強誘電体メモリおよびインクジェット式記録ヘッドの製造方法では、それぞれ、任意の工程を追加することもできる。

**【0179】**

また、前記実施形態のインクジェット式記録ヘッドの構成は、例えば、各種工業用液体吐出装置の液体吐出機構に適用することもできる。この場合、液体吐出装置では、前述したようなインク（イエロー、シアン、マゼンダ、ブラック等のカラー染料インク）の他、例えば、液体吐出機構のノズル（液体吐出口）からの吐出に適当な粘度を有する溶液や液状物質等が使用可能である。

**【図面の簡単な説明】****【0180】**

【図1】 本発明の強誘電体デバイスであるキャパシタの断面図である。

【図2】 本発明の強誘電体デバイスの製造方法を説明するための図である。

【図 3】本発明の圧電体デバイス及びこれを用いた液体吐出ヘッドの実施形態を示す断面図である。

【図 4】圧電体デバイスの製造方法について説明するための図である。

【図 5】本発明の強誘電体メモリの実施形態を模式的に示す平面図である。

【図 6】図 5 中の A-A 線断面図である。

【図 7】本発明の液体吐出ヘッドであるインクジェット式記録ヘッドの実施形態を示す分解斜視図である。

【図 8】本発明の液体吐出装置であるインクジェットプリンタの実施形態を示す概略図である。

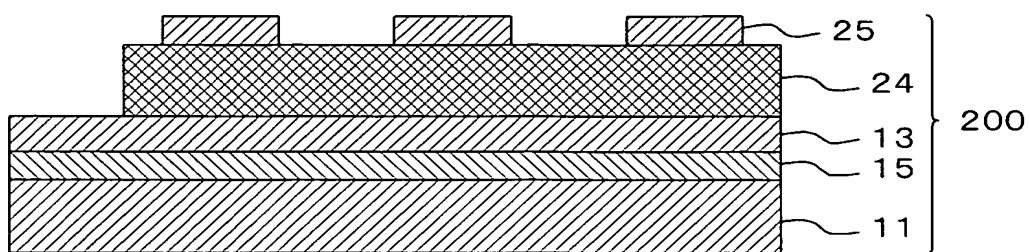
【符号の説明】

【0181】

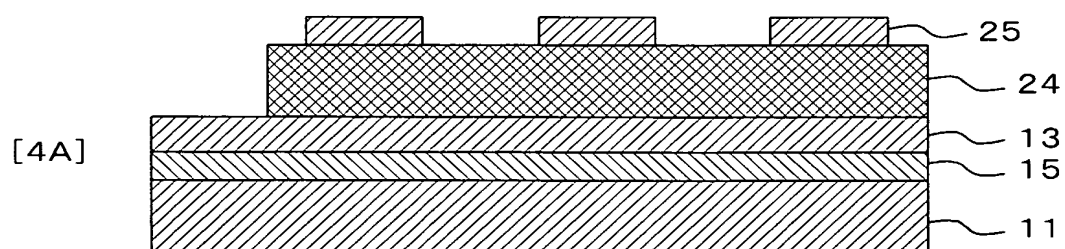
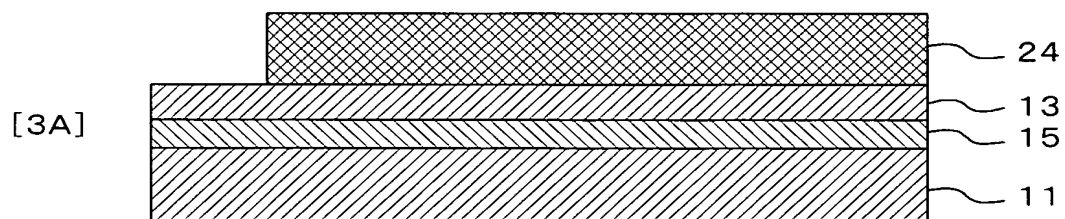
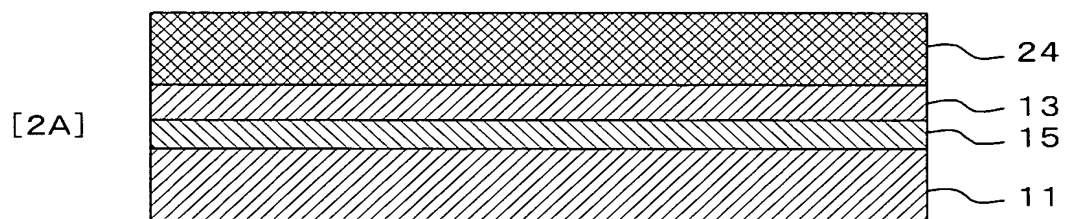
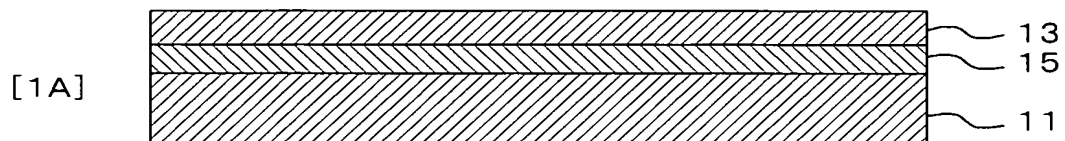
11…基板、13…下部電極、15…アモルファス層、200…キャパシタ、24…強誘電体膜、25…上部電極、40…強誘電体メモリ、41…周辺回路部、411…半導体基板、412…MOSトランジスタ、412a…ゲート絶縁層、412b…ゲート電極、412c…ソース／ドレイン領域、413…素子分離領域、414…第1層間絶縁層、415…第2層間絶縁層、42…メモリセルアレイ、422…第1信号電極、423…強誘電体膜、424…第2信号電極、425…第1保護層、426…第2保護層、43…第1配線層、44…第2配線層、451…第1駆動回路、452…第2駆動回路、453…信号検出回路、50…インクジェット式記録ヘッド、51…ノズル板、511…ノズル、52…インク室基板、521…インク室、522…側壁、523…リザーバ、524…供給口、53…振動板、531…連通孔、54…圧電素子、541…上部電極、542…下部電極、543…圧電体膜、56…基体、60…インクジェットプリンタ、62…装置本体、621…トレイ、622…排紙口、63…ヘッドユニット、631…インクカートリッジ、632…キャリッジ、64…印刷装置、641…キャリッジモータ、642…往復動機構、643…キャリッジガイド軸、644…タイミングベルト、65…給紙装置、651…給紙モータ、652…給紙ローラ、652a…従動ローラ、652b…駆動ローラ、66…制御部、67…操作パネル、P…記録用紙

【書類名】 図面

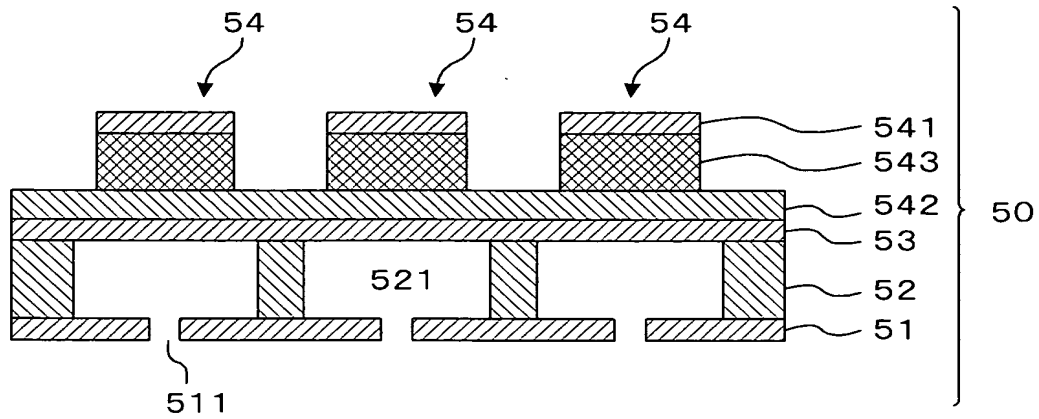
【図 1】



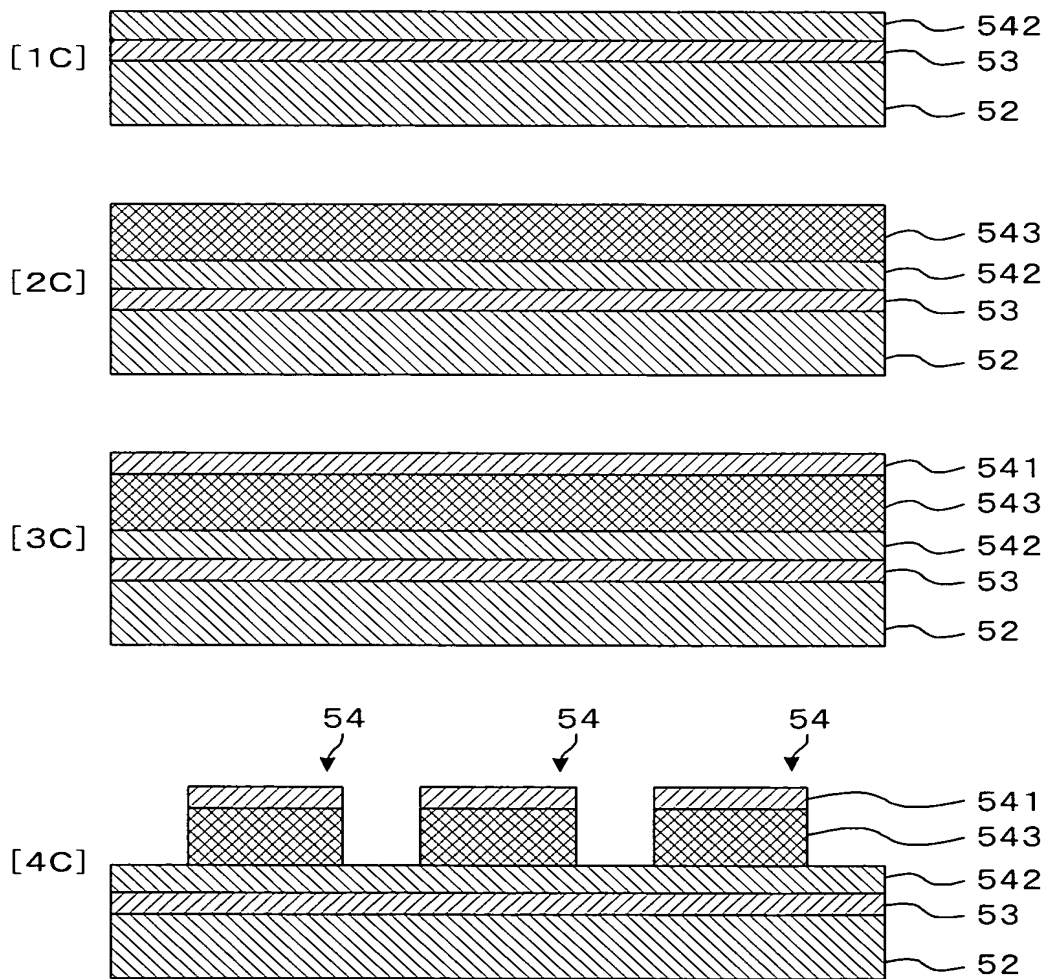
【図 2】



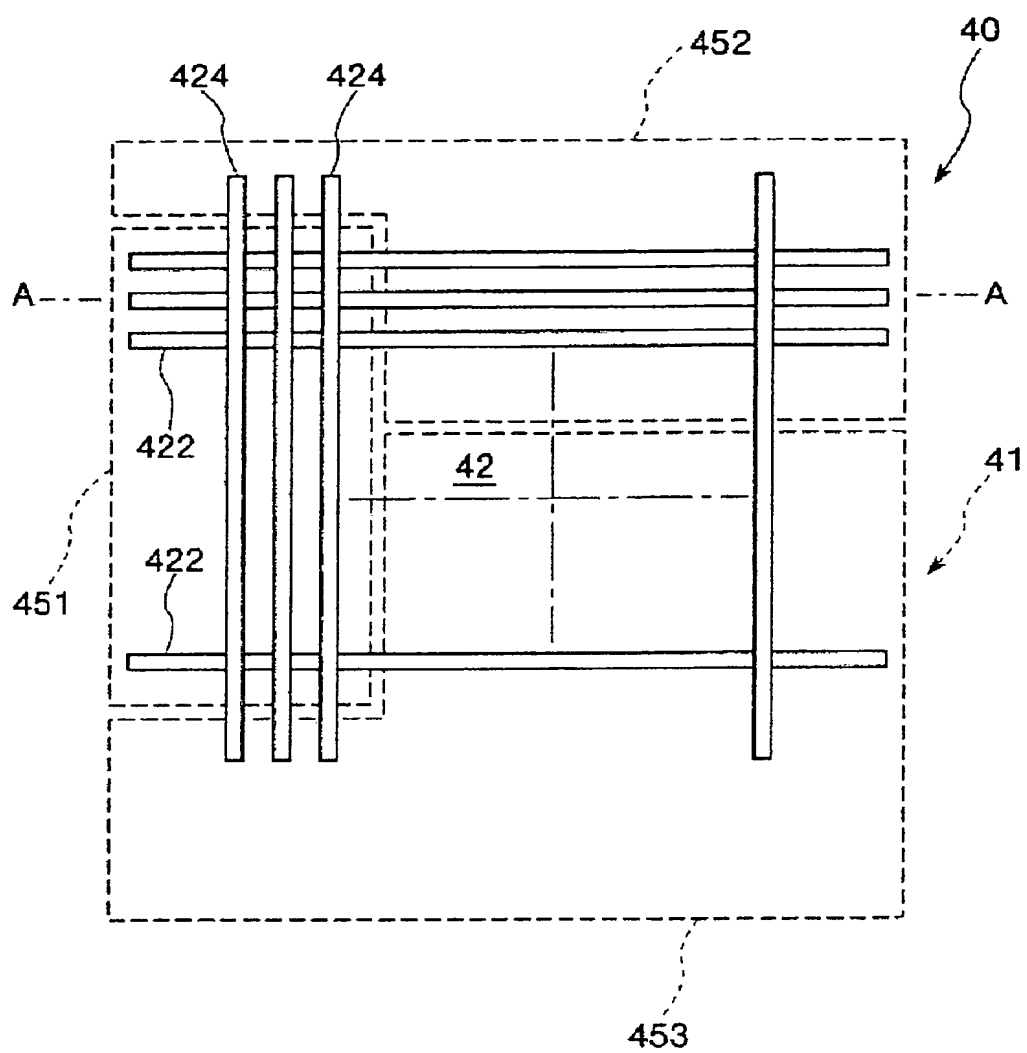
【図 3】



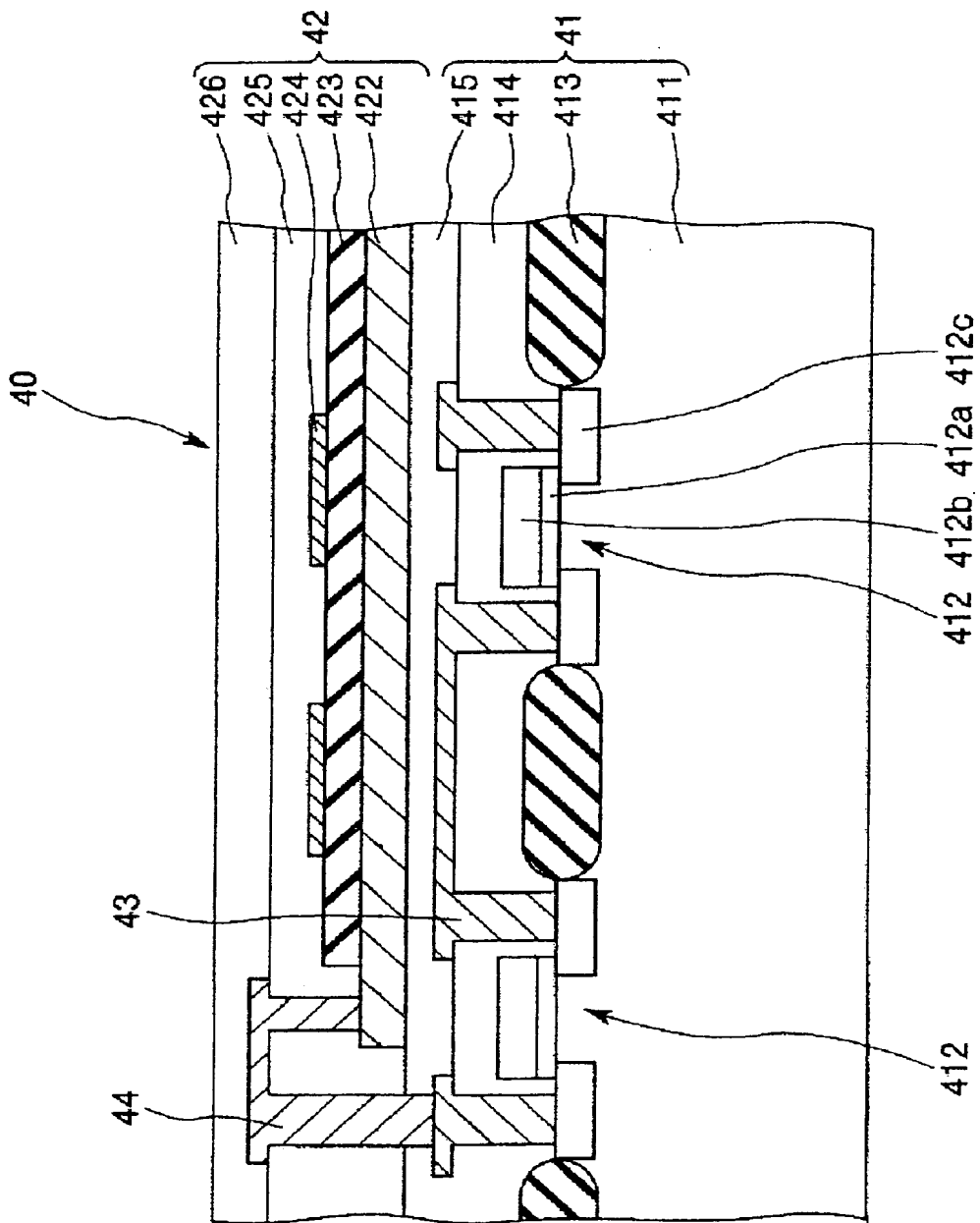
【図 4】



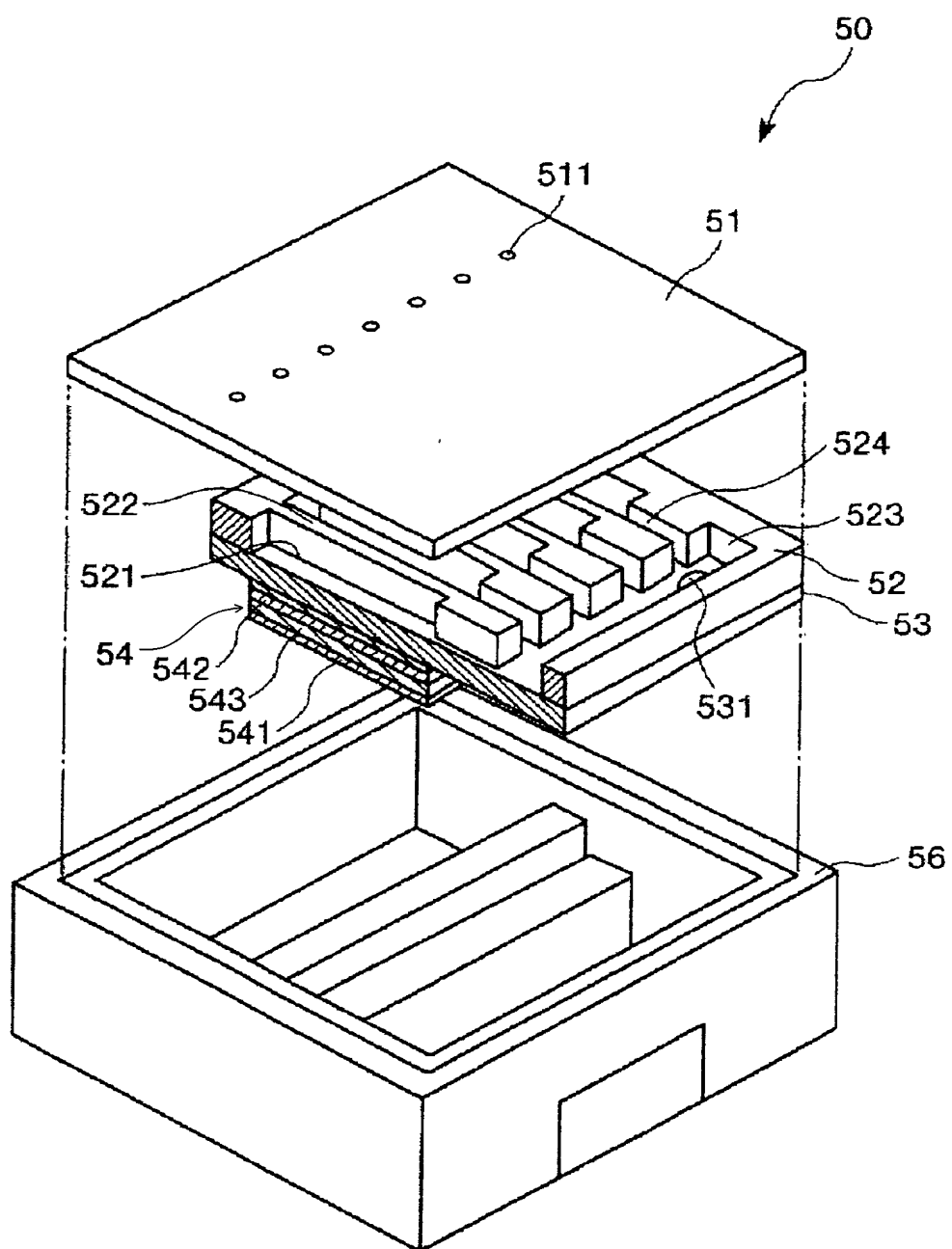
【図 5】



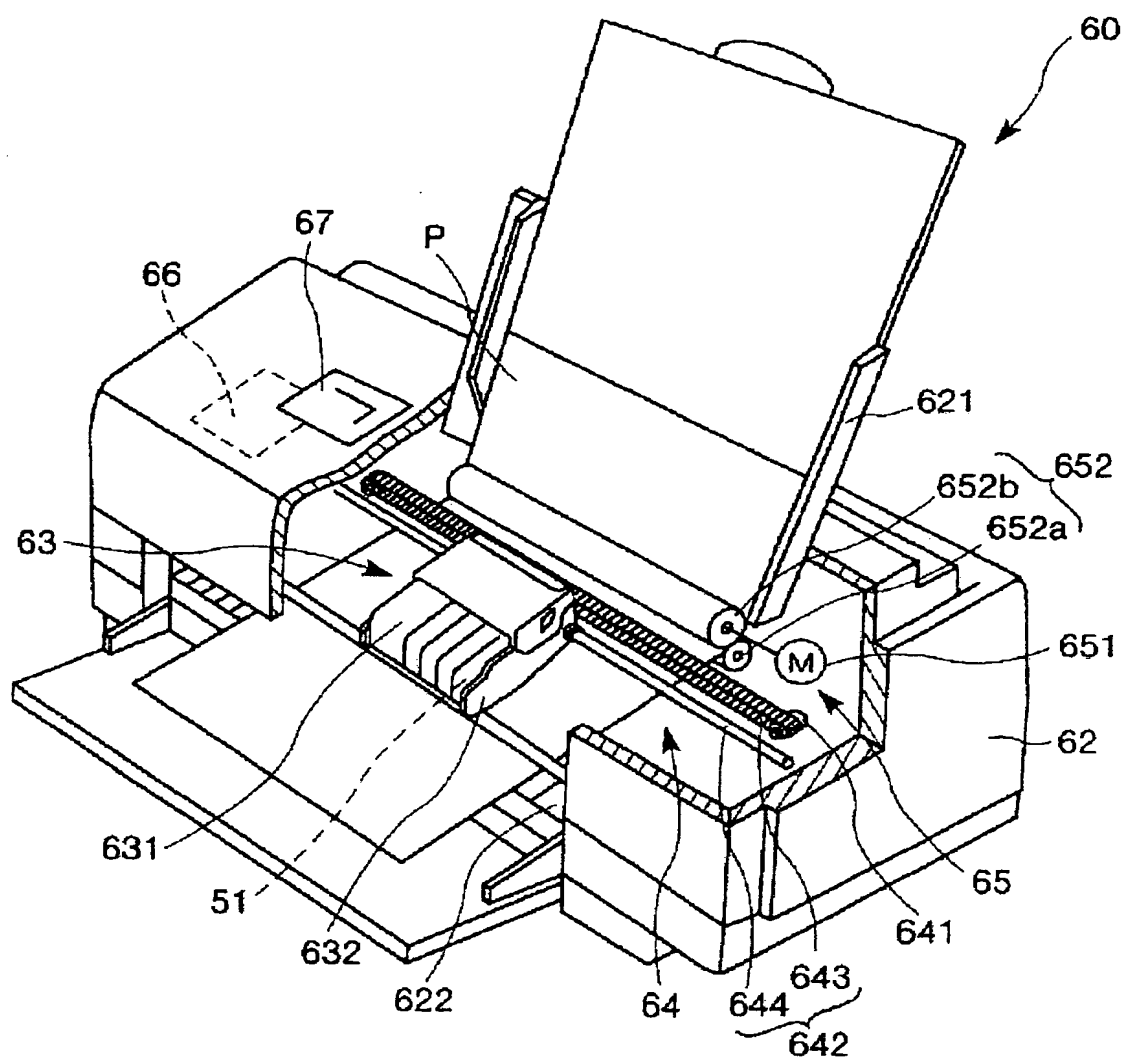
【図 6】



【図 7】



【図 8】



**【書類名】 要約書****【要約】**

**【課題】** 面内配向の圧電体膜又は強誘電体膜を備えた圧電体デバイス又は強誘電体デバイスを効率良く製造する方法を提供する。

**【解決手段】** 基板（11、52）の上に下部電極（13、542）を形成し、前記下部電極上にイオンビームアシスト法で強誘電体膜（24）又は圧電体膜（543）を形成し、前記強誘電体膜又は圧電体膜上に上部電極（25、541）を形成する。強誘電体膜又は圧電体膜は、PZT、BST又はリラクサ材料によって形成される。

**【選択図】** 図1

## 認定・付加情報

特許出願の番号	特願 2003-380094
受付番号	50301856256
書類名	特許願
担当官	第五担当上席 0094
作成日	平成15年11月13日

## &lt;認定情報・付加情報&gt;

【提出日】	平成15年11月10日
【特許出願人】	
【識別番号】	000002369
【住所又は居所】	東京都新宿区西新宿2丁目4番1号
【氏名又は名称】	セイコーエプソン株式会社
【代理人】	申請人
【識別番号】	100079108
【住所又は居所】	東京都港区六本木6-10-1 六本木ヒルズ森 タワー23階 TMI総合法律事務所
【氏名又は名称】	稲葉 良幸
【選任した代理人】	
【識別番号】	100080953
【住所又は居所】	東京都港区六本木6-10-1 六本木ヒルズ森 タワー23階 TMI総合法律事務所
【氏名又は名称】	田中 克郎
【選任した代理人】	
【識別番号】	100093861
【住所又は居所】	東京都港区六本木6-10-1 六本木ヒルズ森 タワー23階 TMI総合法律事務所
【氏名又は名称】	大賀 眞司

特願 2 0 0 3 - 3 8 0 0 9 4

出 願 人 履 歴 情 報

識別番号

[ 0 0 0 0 0 2 3 6 9 ]

1. 変更年月日

1 9 9 0 年 8 月 2 0 日

[変更理由]

新規登録

住 所

東京都新宿区西新宿 2 丁目 4 番 1 号

氏 名

セイコーエプソン株式会社